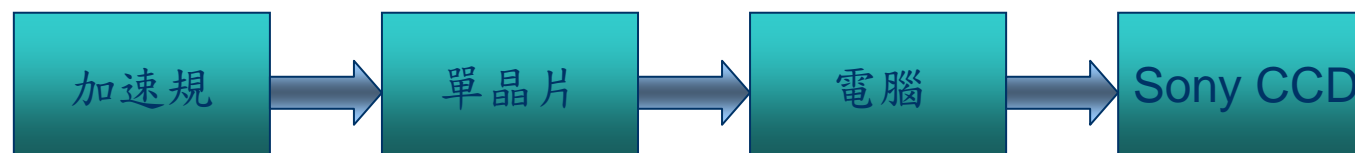


單晶片結合加速規控制Sony CCD

授課導師：林宸生
學 生：楊孟輯

系統架構

- 以單晶片取讀加速規轉動所輸出X、Y軸訊號，在利用RS232傳入電腦，由BCB軟體控制CCD利位方位。



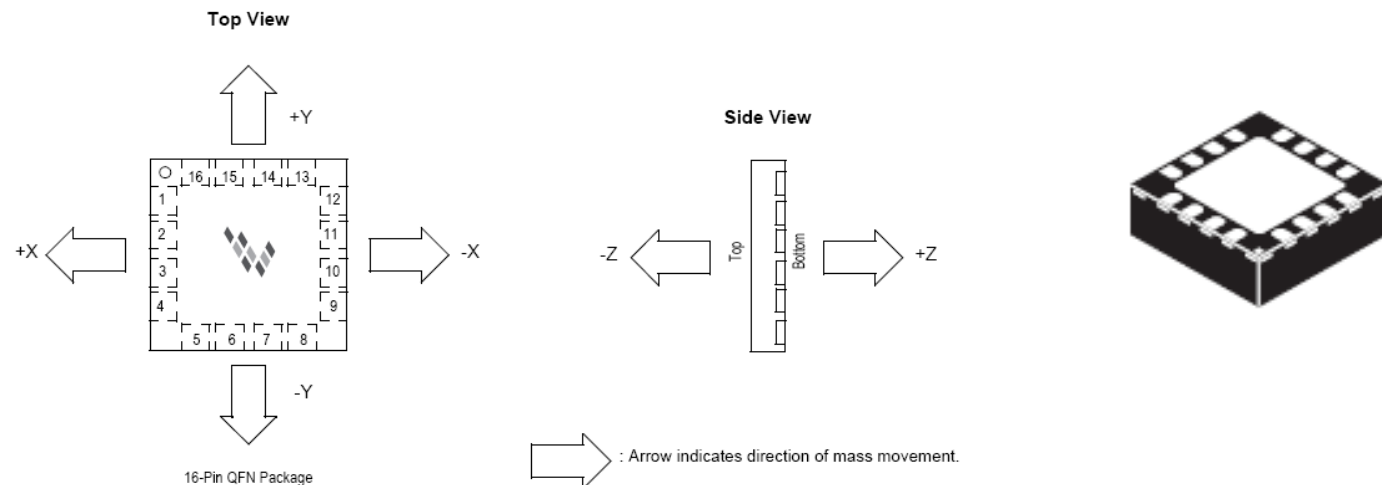
Sony CCD



加速規(MMA7260)規格



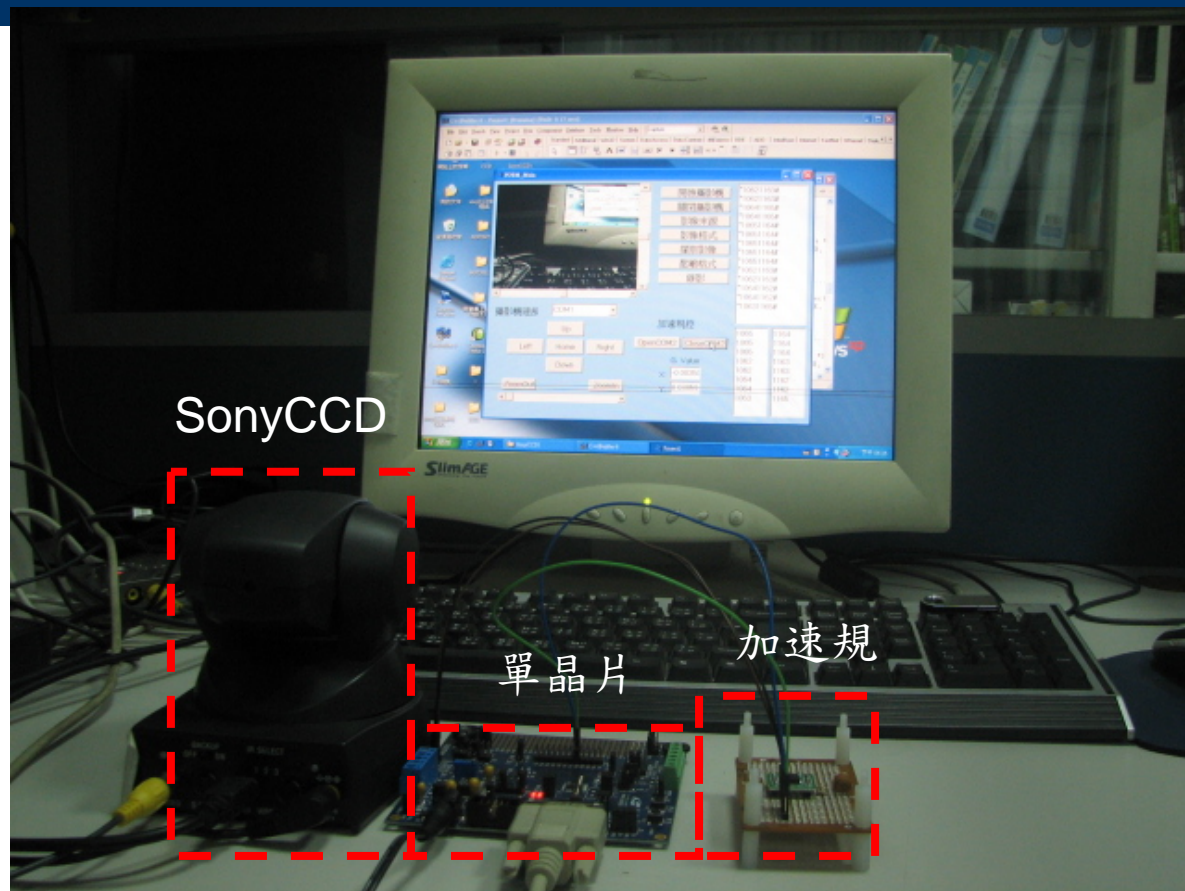
- 三軸加速規(X、Y、Z)
- X : 0g=969mV、1g=1529mV、-1g=409mV
- Y : 0g=1065mV、1g=1625mV、-1g=505mV
- 註 : 0g=0°、1g=90°、-1g=-90°



人機介面



實驗平台



實驗影片

- [MVI_0258.avi](#)

感謝您的聆聽